

РОССИЙСКАЯ ФЕДЕРАЦИЯ



ПАТЕНТ

НА ПОЛЕЗНУЮ МОДЕЛЬ

№ 130066

МИКРОКОНТРОЛЛЕРНЫЙ ВЫЧИСЛИТЕЛЬНЫЙ БЛОК БЕСПЛАТФОРМЕННОГО ГРАВИИНЕРЦИОНАЛЬНОГО НАВИГАЦИОННОГО КОМПЛЕКСА

Патентообладатель(ли): *Федеральное государственное бюджетное образовательное учреждение высшего профессионального образования "Московский авиационный институт (национальный исследовательский университет)" (МАИ) (RU)*

Автор(ы): *см. на обороте*

Заявка № 2012155490

Приоритет полезной модели 20 декабря 2012 г.

Зарегистрировано в Государственном реестре полезных моделей Российской Федерации 10 июля 2013 г.

Срок действия патента истекает 20 декабря 2022 г.

Руководитель Федеральной службы
по интеллектуальной собственности

Б.П. Симонов



Автор(ы): *Афонин Александр Анатольевич (RU), Курмаков
Дмитрий Владимирович (RU), Ямашев Григорий Григорьевич
(RU), Сулаков Андрей Сергеевич (RU)*



ФЕДЕРАЛЬНАЯ СЛУЖБА
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ

(12) ТИТУЛЬНЫЙ ЛИСТ ОПИСАНИЯ ПОЛЕЗНОЙ МОДЕЛИ К ПАТЕНТУ

(21)(22) Заявка: 2012155490/28, 20.12.2012

(24) Дата начала отсчета срока действия патента:
20.12.2012

Приоритет(ы):

(22) Дата подачи заявки: 20.12.2012

(45) Опубликовано: 10.07.2013 Бюл. № 19

Адрес для переписки:

125993, Москва, А-80, Волоколамское ш., 4,
МАИ, патентный отдел

(72) Автор(ы):

Афонин Александр Анатольевич (RU),
Курмаков Дмитрий Владимирович (RU),
Ямашев Григорий Григорьевич (RU),
Сулаков Андрей Сергеевич (RU)

(73) Патентообладатель(и):

Федеральное государственное бюджетное
образовательное учреждение высшего
профессионального образования
"Московский авиационный институт
(национальный исследовательский
университет)" (МАИ) (RU)

(54) МИКРОКОНТРОЛЛЕРНЫЙ ВЫЧИСЛИТЕЛЬНЫЙ БЛОК БЕСПЛАТФОРМЕННОГО
ГРАВИИНЕРЦИОНАЛЬНОГО НАВИГАЦИОННОГО КОМПЛЕКСА

(57) Формула полезной модели

Микроконтроллерный вычислительный блок бесплатформенного гравиинерциального навигационного комплекса, содержащий микроконтроллер, флэш-память, оперативную память, отличающийся тем, что вычислительный блок содержит две объединенные паечные контактные группы без разъемов, предназначенные для выводов интерфейсов UART, USART, USB, DBGU, JTAG, а также сформированных извне сигналов тактовой частоты и питания, кроме того, вычислительный блок выполнен на трехслойной печатной плате, элементы вычислительного блока расположены на обеих сторонах печатной платы, при этом объем флэш-памяти вычислительного блока составляет не менее 2 Гб.



Структурная схема микроконтроллерного вычислительного блока бесплатформенного гравинерциального навигационного комплекса, группа контактов внешнего питания PWR с заземлением GND обеспечивает потребным питанием все узлы вычислительного блока

RU 130066 U1